19 日本国特許庁(JP)

① 特許出願公開

② 公開特許公報(A) 平2−301133

1 Int. Cl. 5

識別記号

庁内整理番号

❸公開 平成 2年(1990)12月13日

H 01 L 21/28

Α 7738-5F

審査請求 未請求 請求項の数 1 (全4頁)

半導体装置の裏面電極形成方法 60発明の名称

> ②特 願 平1-121180

223出 願 平1(1989)5月15日

裕昭 @発明者 松田 愛知県刈谷市豊田町2丁目1番地 株式会社豊田自動織機 製作所内 個発 明 者 乾 H 昌 功 愛知県刈谷市豊田町2丁目1番地 株式会社豊田自動織機

製作所内

加発 明 者 吉 H 浩 愛知県刈谷市豊田町2丁目1番地 株式会社豊田自動織機 製作所内

@発 明 者 愛知県刈谷市豊田町2丁目1番地 株式会社豊田自動織機 若 杉 隆 司 製作所内

株式会計費田自動織機 愛知県刈谷市豊田町2丁目1番地 包出 願 人

製作所

弁理士 大管 四代 理 人 義之

> 明 訵

1. 発明の名称

半導体装置の裏面電極形成方法

2. 特許請求の範囲

半導体基板 (11) の裏面 (11a) に多結晶 膜(12)を形成する工程と、

該多結晶膜の表面を酸化して酸化膜(13)を 形成する工程と、

該酸化膜に対する前記多結晶膜のエッチング選 択比が十分に大きい条件で、前記酸化膜及び多結 晶膜にエッチングを施して除去する工程と、

該エッチングによって露出された前記半導体基 板の裏面に電極材料を堆積させて裏面電極 (14) を形成する工程とを備えたことを特徴とする半導 体装置の裏面電極形成方法。

3. 発明の詳細な説明

(橙 動丿

本発明は、各種半導体装置の裏面電極を形成す る方法に関し、半導体基板に対する裏面電極の接 着強度を高めるため、半導体基板の裏面に多結晶 膜を形成し、その表面を酸化した後、これらを十 分に大きな選択比でエッチングすることにより、 上記半導体基板の裏面に上記多結晶膜表面の粒状 の凹凸に対応して増幅された荒れを生じさせ、こ のように荒れて表面積(接着面)の大きくなった 裏面に電極を形成することにより、接着強度の増 大を図ったものである。

〔産業上の利用分野〕

本発明は、例えばパワー用トランジスタ等のよ うな裏面電極を有する半導体装置の製造工程にお ける、裏面電極の形成方法に関する。

〔従来の技術〕

従来は、第2図に示すように、単にシリコン基 板1の裏面1a上に、電極材料を真空蒸着法やス パッタ法により堆積させて、裏面電極2を形成し ていた。

(発明が解決しようとする課題)

上記のようにして裏面電極2が形成され、素子 が完成すると、今度は素子全体が上記裏面電極 2

を介してモリブデン板等にハンダ等でダイボンディングされる。

ところが、上記のようにして形成された裏面電極2は、シリコン基板1の裏面1aとの接着強度が弱いため、温度サイクルに基づくシリコン基板1と上記モリプデン板との熱膨張率の違い等により、シリコン基板1の裏面1aから剝がれてしまい易いという問題があった。

本発明は、上記従来の問題点に鑑みてなされた ものであり、その目的は、半導体基板に対する裏 面電極の接着強度を高めて、温度サイクル等によ る剝がれを防止することのできる裏面電極形成方 法を提供することにある。

〔課題を解決するための手段〕

本発明の裏面電極形成方法は、半導体基板の裏面に多結晶膜を形成する工程と、該多結晶膜の表面を酸化して酸化膜を形成する工程と、該酸化膜に対する前記多結晶膜のエッチング選択比が十分に大きい条件で、前記酸化膜及び多結晶膜にエッチングを施して除去する工程と、該エッチングに

よって露出された前記半導体基板の裏面に電極材料を堆積させて裏面電極を形成する工程とを備えたことを特徴とする。

(作用)

これにより、半導体基板の裏面の表面積、すな

わち裏面電極との接着面が増大し、よって非常に 大きな接着力が得られる。

(実 施 例)

以下、本発明の実施例について、図面を参照しながら説明する。

第1図は、本発明の裏面電極形成方法の一実施 例を示す製造工程図である。

まず第1図(a)に示すように、シリコン基板 11の裏面11a上に、厚さ3000人程度のポリシリコン膜12を成長させる。ここで、図面上ではわからないが、ポリシリコン膜12は直径100~200人程度またはそれ以下の微細な単結晶粒が多数集まってできており、その表面には上記単結晶粒による微細な粒状の凹凸ができている。

続いて、第1図(D)に示すように、上記ポリシリコン膜12の表面を酸化性雰囲気中で熱処理するか、或いは酸によりウェット酸化することにより、シリコン酸化膜(SiOz)13を薄く形成する。この際、シリコン酸化膜13は図面上では均一な膜厚に描かれているが、実際は均一な膜厚になら

ず、ポリシリコン膜12表面にできている上記凹凸の状態に応じて、膜厚にむらが生じる。上記の酸化は、シリコン酸化膜13の膜厚が、厚い所で例えば100~150人程度になるまで行う。

次に、シリコン酸化膜13に対するポリシリコン膜12のエッチング選択比が十分に大きい、条件で、全面にドライエッチングを施す。例えば、シリコン酸化膜13のエッチング速度を1とした場合、ポリシリコン膜12のエッチングがスとしては、の選択比を得るためのエッチングガスとしては、例えばCF』、CCI2F2、CCI3等を使用できる。このエッチングは、ポリシリコン膜12が全て除去されて、シリコン基板11の裏面11aが完全に露出するまで行う。

上記のエッチングでは、シリコン酸化膜 1 3 の 膜厚の薄い部分では厚い部分よりも短時間で除去 されるので、その時間差に応じて、シリコン酸化 膜 1 3 直下のポリシリコン膜 1 2 におけるエッチ ングの進行度合に大きな差が生じ、このエッチン グの差がそのままシリコン基板 1 1 の裏面 1 1 a に影響を及ぼす。すなわち、このエッチングにより、シリコン酸化膜 1 3 の膜厚むらが上記エッチング選択比に等しい 1 0~2 0 倍に増幅されて、第 1 図(c)に示すようにシリコン基板 1 1 の 点れとなって生じる。エッチング後の裏面 1 1 a からは、その表面粗さにして、例えば厚さ方向に 1 0 0 0~2 0 0 0 人程度、かつ面内方向に 3 0 0~5 0 0 人程度の非常に微細な荒れを得ることができる。

その後、シリコン基板11の荒れた裏面11a 上に、真空蒸着法やスパッタ法で電極材料を堆積 させることにより、第1図(d)に示すように裏面電 極14を形成する。この裏面電極14としては、 裏面11a側から順に、例えばクロム、ニッケル、 金からなる3層構造とすることができる。

本実施例によれば、上述したようにシリコン基板11の裏面11aにオングストロームオーダの 非常に微細な荒れを得ることができるので、裏面 11aの表面積が大きくなり、すなわち裏面電極 14との接着面が大きくなり、よって裏面電極14と裏面11aとの間で非常に大きな接着力を得ることができる。これにより、前述したダイボンディング後においても、裏面電極14が裏面11a上からたやすく剝がれるようなことはなくなる。

なお、上記実施例におけるポリシリコン膜 1 2 及びシリコン酸化膜 1 3 の厚さはほんの一例であ り、これに限定されることはない。

また、シリコン基板 1 1 の裏面 1 1 a の表面粗 さは、主には、上述したエッチング選択比によっ て決定されるが、この選択比も上述した値に限定 されることはなく、裏面 1 a に荒れを生じさせる ことのできる程度に十分に大きな値であればよい。

更に、ポリシリコン膜 1 2 の代わりに、他の多結晶膜を使用してもよい。ただし、この場合、その多結晶膜表面に形成される酸化膜に対して十分なエッチング選択比をとりうるものを選ぶ必要がある。

また、裏面電極14の構造は上述したような3 層構造である必要は全くなく、その他の構造であ

っても本発明の効果に何ら変わりはない。 (発明の効果)

本発明によれば、半導体基板の裏面に多結晶膜 表面の微細な凹凸に対応して増幅された荒れを生 じさせ、このように荒れて表面積(接着面)の大 きくなった裏面に電極を形成するようにしたので、 裏面電極の接着力を著しく増大させることができ ス

4. 図面の簡単な説明

第1図(a)~(d)は本発明の裏面電極形成方法の一 実施例を示す製造工程図、

第2図(a)及び(b)は従来の裏面電極形成方法の一例を示す製造工程図である。

11・・・シリコン基板、

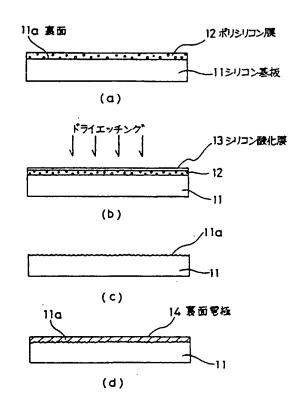
1 l a · · · 裏面、

12・・・ポリシリコン膜、

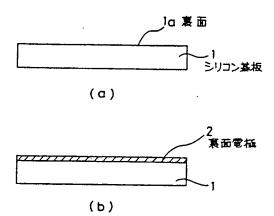
13・・・シリコン酸化膜、

14 · · · 真面電極。

特許出願人 株式会社豊田自動織機製作所



第1度



第 2 図